

AMPLIACIÓN DE ESTRUCTURA DE COMPUTADORES (13002).

OBJETIVOS:

Este módulo tiene tres objetivos fundamentales. El primero es el estudio de los periféricos básicos y su interacción con el computador. Se va a describir la tecnología de los distintos dispositivos periféricos de entrada/salida más usuales para que se conozca su funcionamiento básico.

Después se procederá al estudio detallado de un conjunto de algoritmos rápidos para la realización de operaciones numéricas. Se mostrará el diseño de circuitos aritméticos segmentados, que son la base de las ALU actuales y se introducirá el concepto de procesamiento segmentado de la información.

Se terminará con el diseño y estudio de un procesador con ejecución de instrucciones de forma segmentada.

TEMARIO:

1. Dispositivos de entrada de datos.
2. Dispositivos de copia impresa.
3. Terminales de vídeo.
4. Unidades de Almacenamiento.
5. Procesadores Aritméticos.
6. Computadores Segmentados.

PRÁCTICAS:

- Perifericos I.
- Perifericos II.
- Circuitos Aritméticos I.
- Circuitos Aritméticos II.
- Procesadores segmentados.

Método de Evaluación:

En primera convocatoria se realizará un examen de la teoría.. Este examen será el 75% de la nota final, el restante 25% se obtendrá de la evaluación de las sesiones de laboratorio.

En segunda convocatoria se realizará un examen de toda la asignatura que constituirá el 100% de la nota final en esta convocatoria.

La nota de teoría tanto en primera como en segunda convocatoria se verá modificada por la realización de trabajos y problemas, que deberán realizarse necesariamente durante el transcurso del primer cuatrimestre.

Para formar parte de grupo 99 se debe aprobar las sesiones de laboratorio y además se deberá obtener más de un 3 de nota de cualquiera de los dos exámenes que se realicen.